

TM-0408

GHCプログラムの公理的意味論について

村上昌己

November, 1987

©1987, ICOT

**ICOT**

Mita Kokusai Bldg. 21F  
4-28 Mita 1-Chome  
Minato-ku Tokyo 108 Japan

(03) 456-3191~5  
Telex ICOT J32964

---

**Institute for New Generation Computer Technology**

# GHCプログラムの公理的意味論について

On an Axiomatic Semantics for GHC Programs

村上 昌己

(財)新世代コンピュータ技術開発機構

Masaki Murakami

Institute for New Generation Computer Technology

ABSTRACT: Guarded Horn Clauses (GHC) is a parallel programming language based on Horn logic. It is impossible to prove the correctness of programs controlled by the guard/commit mechanism for enough strong output conditions, by using the verification method for pure Horn logic programs. This paper proposes an axiomatic verification method for partial correctness of GHC program as an extension or a modification of Hoare logic.

## 1. はじめに

筆者は先にFGCHプログラムの部分的正当性の検証のための公理体系について報告した[文献 3]。しかしこの体系では、あるプロセスがプロセス間の同期によって決定的に動作するときには、十分に強い出力条件について部分的正当性を証明することができない場合があった。その結果、Brock Ackermannの例題[文献 1,4]の様に、互いに動作の異なる2つのプログラムを区別することが出来ないなどの不都合が生じた。本稿では、[文献 3]の体系の一部を修正し、プロセス間の同期によって成立する出力条件についての部分的正当性を証明する方法について述べる。これによって、[文献 3]の方法では区別することができなかったBrock Ackermannの二つのプログラムについて、それぞれ十分に強い出力条件について部分的正当性を示すことにより、二つのプログラムを区別することが可能となる。

## 2. ゴール節形式

GHCプログラムはガード付Horn節の集りである。ここでは簡単化のためガード部分には $=$ 、 $<$ のみ出現し、またボディ部分に出現するシステム述語は $=$ のみであるものとする。プログラム変数の集合をVAR、関数記号の集合をFUN、それらから作られる項の集合をTERM、述語名の集合をPREDとする。プログラムの部分的正当性は通常 $\Phi \vdash \Psi$ のようなHoareの記法を用いて表現する。ここで $\Phi$ 、 $\Psi$ はそれぞれ入出力条件、 $p$ はプログラムである。GHCプログラムの正当性についてもこの記法を用いる。ここで $\Phi$ 、 $\Psi$ はプログラムが実行される領域のうへの述語であるものとする。ここではFUNの元から作られるHerbrand領域のうへの関係としてそのセマンティクスが定まるものに制限する。 $p$ の部分には、ゴール節を表わす表現を用いる。

### [定義 1] ゴール形式

$D$ をガード付Horn節の集合とする。 $p$ をPREDに含まれる述語記号、 $\tau_1, \dots, \tau_n$ をFUN、VAR及びVARと共通部分をもたない集合Varの元から作られる項とすると、 $\langle \text{このような項の集合をTermで表わす} \rangle p(\tau_1, \dots, \tau_n)$ を**ゴール形式**と呼ぶ。ここでVarの元はTERMの上をはしるメタ変数と考えられる。本稿では'変数'とはVarの元を表わし、 $x, y, \dots$ のような小文字であらわすことにより通常の変数項(すなわちVARの元)と区別する。プログラム節に出現する変数は便宜上Varの元と考える。また本稿では'項'とは一般にTERMの元をあらわし、Termの元は'項形式'と呼んで区別する。ゴール形式 $g$ に対し、ある代入 $\Sigma$

$\text{Var} \rightarrow \text{TERM}$ を施すことにより、具体的なゴール $G$ が得られる。すなわちゴール形式 $g$ は次のように定まるゴールの集合 $|g|$ を定めるものと考えることができる。

$$|g| = \{G \mid \exists \Sigma : \text{Var} \rightarrow \text{TERM}, G = \Sigma g\}$$

ゴール形式の並びを**ゴール節形式**と呼ぶ。ゴール節形式はゴール節の集りを表現している。GHCプログラムの正当性は $\{ \}$ の内側にトップレベルのゴール節形式を持つ式によって表現される。トップレベルのゴール節の形を与えると、その実行中に呼ばれるサブゴールの形式が定まる。次にトップレベルの性質を証明するのに必要なサブゴールの性質を表現する式について述べる。

### [定義 2] プロセス形式

$D$ をガード付Horn節の集合、 $g_1, \dots, g_n$ をトップレベルのゴール節形式とすると、

- i)  $g_1, \dots, g_n$ はプロセス形式である。
- ii) プロセス形式 $g$ が $D$ に含まれるある節のヘッド $H$ と $\text{agu } 0$ によって単一化可能であるとき、その節のボディ部 $B_1, \dots, B_k$ に $0$ を適用した $0 B_1, \dots, 0 B_k$ はプロセス形式である。
- iii)  $g$ をプロセス形式、代入 $\Sigma : \text{Var} \rightarrow \text{Term}$ をある $g'$ について $\Sigma g' = g$ とするとき $g'$ はプロセス形式である。

通常GHCプログラムは実行の方向を暗黙の内に定めている。ここでは、議論を簡単にするため、すべてのゴール形式について、それ自身が具体化する変数は高々一つであるものと仮定する。このような変数を出力変数と呼ぶ。ゴール形式 $g$ が表現しているゴールとしては、出力変数に変数項を代入するようなどによって得られるもののみを考えれば充分である。またトップレベルのゴール節形式 $g_1, \dots, g_n$ について、ある $g_i$ の出力以外の変数 $x$ がある $g_j (i \neq j)$ によって実行中に具体化されるとき、 $g_j$ を $x$ のプロデューサとよぶ。ここでは議論を簡単にするためすべての非出力変数についてそのプロデューサはどこに依らず定まっているものとする。また $x$ を、 $D$ に含まれるある節:

$$H :- A_1, \dots, A_k \mid B_1, \dots, B_h$$

の $B_1, \dots, B_h$ に出現し、かつ $H, A_1, \dots, A_k$ には現れない変数とすると、 $x$ を具体化できる $B_i (1 \leq i \leq h)$ が高々一つ定まるものとする。これを $x$ のプロデューサとよぶ。 $g$ の出力変数を $y$ 、 $g$ と $H$ の $y$ を具体化しない

$g_n$ を $\theta$ とすると、 $y$ は $\theta B_1, \dots, \theta B_h$ の出力変数とよぶ。

### 3.1 記法

あるゴール形式 $g$ について $|g|$ に含まれるゴールのサブゴールの集合を考える際、 $g$ を $D$ に含まれるある節を用いて展開した $g_1, \dots, g_n$ について $|g_1, \dots, g_n|$ の元で $g$ に出現しない変数 $x$ が変数項であるものだけを考えれば十分である。このように、変数項の場合のみをかんがえればよい変数には、本稿では $\downarrow$ をつけることにより区別する。すなわち $g$ が $\downarrow$ のついた変数を含む場合、

$|g| = \{ \Sigma g \mid \exists \Sigma : \text{Var} \rightarrow \text{TERM} \text{ ここで } \downarrow \text{のついた変数 } x \text{ については、} \Sigma x \in \text{VAR} \}$

本稿では議論を簡単にするため、各プロセス形式について出力変数以外には $\downarrow$ のついた変数は高々一つしか出現しないものとする。トップレベルのゴール形式 $g_1, \dots, g_n$ について、 $\downarrow$ のついた変数が含まれれば、 $g_1, \dots, g_n$ から定義されるプロセス形式に出現する同じ変数についても $\downarrow$ がつけられる。さらに、 $H := A_1, \dots, A_m \mid B_1, \dots, B_k$ を $D$ に含まれる節、 $g$ をプロセス形式としある代入 $\theta$ について $\theta H = \theta g$ とする。 $y$ が $\theta B_1, \dots, \theta B_k$ に出現し、かつ $\theta H$ にも $\theta B_1, \dots, \theta B_k$ にも出現しない場合、 $y$ は $\downarrow$ をつけることができる。ガード付節の集合 $D$ 、トップレベルのゴール形式 $g_1, \dots, g_n$ または $g_1, \dots, g_n$ から定義されるプロセス形式 $g_1', \dots, g_n'$ およびアサーション言語 $\mathcal{L}$ について、 $\Phi, \Psi \in \mathcal{L}$ ならば $\Phi(g_1, \dots, g_n), \Psi$ という形の式をもちいる。 $\downarrow$ の後の $D$ は特に混乱がない限り省略する。

### 4. 計算木集合

ここではGHCの操作的意味論について簡単に述べる。ここで述べるセマンティクスは、計算木の概念をゴール(節)形式に対して拡張したものとなっている。本稿では、操作的意味論はGHCプログラムに対する部分的正当性の概念を定式化することを目的としている。従って、成功する計算のみが問題となる。すなわちGHCプログラムのセマンティクスはガード付節の集合とゴール節形式から定まる成功する計算の集合として与えられる。

具体的なゴール節に対する計算の概念は、(文献4)のtrace treeの概念と基本的に同様である。すなわち直観的には、GHCプログラムの個々の計算とは、それぞれ根として各ゴールをもつ有限木の組である。それぞれの木は、各ゴールをゴール節のなかで実行したときにつくられるAND木である。これをそのゴールの計算木とよぶ。計算木の各節点は計算が成功したときに結果として得られる代入によって具体化されたゴールである。各内部節点の子供はその親のゴールがある節にコミットしたときに得られるサブゴールに対応する。GHCプログラムは一般的には非決定性を含むので、各ゴール節について成功する計算木は複数存在する。並列に実行される複数のゴールを含むゴール節について、計算木の組 $(t_1, \dots, t_n)$ の集合が同様に定義される。ガード付節の集合 $D$ とゴール節 $G_1, \dots, G_n$ から定まる計算木の組の集合を $\text{COMP}(G_1, \dots, G_n, D)$ で表わす。

#### (定義3) 計算木集合

トップレベルのゴール節形式 $g_1, \dots, g_n$ についての計

算木の組の集合 $\text{Comp}(g_1, \dots, g_n, D)$ は次のように定義される。

$\text{Comp}(g_1, \dots, g_n, D) = \{ (t_1, \dots, t_n) \mid G_1, \dots, G_n \in |g_1, \dots, g_n|, (t_1, \dots, t_n) \in \text{COMP}(G_1, \dots, G_n, D) \}$

$\text{Comp}(g_1, \dots, g_n, D)$ の元 $(t_1, \dots, t_n)$ から $i$ 番目の成分をとりだしたとき、その集合は $\text{Comp}(g, D)$ とは一般には等しくない。すなわち前節で述べたように $\downarrow$ のついた変数 $x$ が最初具体化されずに呼ばれ、実行中に外から具体化されるプロセスの動作を考えなければならない。この場合は $\downarrow$ は、 $x$ は最初具体化されずに呼ばれ、別のプロデューサによって具体化されることを意味する。このとき、 $g$ の計算木としては、 $g$ の出力変数が $x$ のプロデューサを起動させるに十分な具体化をさせる単一の先相に、 $x$ が具体化されていなければならないようなコミットをふくむようなものは考慮する必要はないことを意味する。すなわち $g$ の計算木の集合は、 $x$ のプロデューサを起動させるに $g$ が出力をどの程度具体化させる必要があるかを定めることにより与えられる。ここではプロデューサを起動させるに必要な出力の具体化の程度は一つの項形式により表現できるものと仮定する。すなわち、一般にトップレベルでないプロセス形式の $g_1, \dots, g_n$ のセマンティクスは、ある項形式 $\tau$ から計算木の集合を与える関数 $\text{Comp}(g_1, \dots, g_n, D)(\tau)$ として与えられる。

ゴール $p(T)$ の節 $C$ へのコミットが、 $T$ を変数項に置き換えて得られるゴール $p'$ が $C$ にコミットできないとき、 $T$ についてnon-trivialであるという。  
(定義4) 計算木集合(その2)

$g_1, \dots, g_n$ の出力変数を $x$ とすると、

$\text{Comp}(g_1, \dots, g_n, D)(\tau) = \{ t \mid t \in \text{COMP}(\Sigma g_1, \dots, \Sigma g_n, D) \text{ かつ } x \text{ は } t \text{ の } \downarrow \text{のついた変数についてnon-trivialなコミットをするゴールの子孫以外に出現する単一化を実行して } \tau \text{ より具体化される。} \}$

#### (定義5)

$\Gamma$ を $\Theta(|g|)$ という形の式の集りとする。ここで $g$ はトップレベルでないゴール節形式 $g_1, \dots, g_n$ から定まるプロセス形式である。 $g_1, \dots, g_n$ と仮定の集合 $\Gamma$ 及び項形式 $\tau$ について

$\models \Phi(g_1, \dots, g_n) \Psi$

であるとは、任意の $(t_1, \dots, t_n) \in \text{Comp}(g_1, \dots, g_n, D)(\tau)$ について各 $t_i$ の根を $\sigma \Sigma g_i$ であらわすことにすると、 $\Gamma$ のすべての元がトップレベルで真ならば $\Sigma \Phi \Rightarrow \sigma \Sigma \Psi$ であることを表わす。ここで、 $\Theta(|g|)$ がトップレベルで真であるとは、すべての $t \in \text{Comp}(g, D)$ について、 $t$ の根が $\sigma \Sigma g$ であるならば $\Sigma \Theta \Rightarrow \sigma \Sigma T$ であることを表わす。また $\Sigma$ は $g$ から実際に呼ばれたゴールを得る代入、 $\sigma$ は $\Sigma g$ が成功した結果得られた代入である。トップレベルのゴール節形式 $g_1, \dots, g_n$ が入出力条件 $\Phi, \Psi$ について部分的正当であるとは、空な $\Gamma$ 及び $g_1, \dots, g_n$ の出力変数に決して代入されるようなことがないようなある項 $\tau$ について $\models \Phi(g_1, \dots, g_n) \Psi$ であることを

いう。

## 5. 公理系

ここで述べる公理系は基本的には次のような考え方に基づいている。並列に走るプロセスを含むゴール節形式  $g1, \dots, gn$  の性質は各  $gi (1 \leq i \leq n)$  の性質から導かれる。また各  $gi$  の性質はそのサブゴールの性質から導かれる。再帰的に定義された述語についてはある種の帰納法を用いる。

推論規則 :

代入:

$$\frac{\Phi \{g\} \Psi}{\sigma \Phi \{\sigma g\} \sigma \Psi}$$

ここで  $\sigma$  は  $\downarrow$  のついた変数を具体化しない。

帰結 1:

$$\frac{\Phi \{g1, \dots, gn\} \Psi \quad \Psi \Rightarrow \Psi'}{\Phi \{g1, \dots, gn\} \Psi'}$$

帰結 2:

$$\frac{\Phi' \Rightarrow \Phi \quad \Phi \{g1, \dots, gn\} \Psi}{\Phi' \{g1, \dots, gn\} \Psi}$$

導出 1:

$$\frac{\Phi \wedge T=S \Rightarrow \Psi}{\Phi (T=S) \Psi}$$

導出 2:

$$\frac{P1, \dots, Ps}{\Phi \{g\} \Psi}$$

ここで  $P1, \dots, Ps$  は次のような  $Pj (1 \leq j \leq s)$  を全てならべたものである。節  $Cj (j = 1, s) \in D$ :

$$Hj := B j 1, \dots, B j h_j \mid A j 1, \dots, A j n_j$$

が存在して、 $\downarrow$  のついた変数を具体化せず  $\sigma_j g = \sigma_j Hj$  となる  $\sigma_j$  について、 $Pj$  はつぎのような形をしている。

$$Pj \equiv \bigwedge_{k=1, h_j} \sigma_j B j k \wedge \sigma_j \Phi (\sigma_j A j 1, \dots, \sigma_j A j n_j) \sigma_j \Psi$$

ここで各  $B j k (k=1, h_j)$  について  $B j k$  に出現する  $\downarrow$  の付いた変数を具体化しない代入  $\lambda j k$  が存在し、 $\lambda j k B j k$  が真となる。

この規則を用いる推論で、結論に  $\downarrow$  の付いた変数が出現し、かつその  $\downarrow$  を取り除いた式がこの推論の前提から  $\downarrow$  を取り除いた式から導くことが出来ないとき、この推論を縮退した推論と呼ぶ。

次に並列化についての規則を導入する。この規則は、各プロセス  $gi$  についての性質を記述する式を前提とし、 $g1, \dots, gn$  についての性質を記述する式を導く。この規則は、この推論の結論を根とする部分証明図  $P$  に後に示すような条件が成立したときのみ有効である。(部分証明図は後に定義される証明図の部分木として定義される。)  $x$  を変数、

$\tau$  を Term の元、 $g1$  を  $x$  を出力以外の変数としてもつゴール形式、 $g2$  を  $x$  を出力変数としてもつゴール形式、 $\text{form}(g)$  は  $P$  に出現する  $\Phi \{g\} \Psi$  という形の式、 $f r$  を縮退した推論の結論とすると、 $R(x, \tau, \text{form}(g1), f r, P)$  及び  $O(x, \tau, \text{form}(g2), f r, P)$  を定義する。

```
R(x, \tau, \text{form}(g1), f r, P) =
  if 「form(g1) が \Theta \{g1\} T のとき、
    x = \tau \wedge \Theta は常に false.」
  then true
  else if 「x のプロデューサ p が P に出現する」
    then O(x, \tau, \text{form}(p), f r, P)
    else true
```

直観的には、 $R(x, \tau, \text{form}(g1), f r, P)$  が true であるとは、 $x$  は  $g1$  が呼び出された時点では  $\tau$  の形までは具体化されていないことを意味する。

```
O(x, \tau, \text{form}(g2), f r, P) =
  if 「f r が form(g2)」
  then true
  else if 「g2 は x と T の単一化を含む」
    then if 「T と \tau が単一化可能」
      then if 「\exists \sigma: T = \sigma \tau」
        then false
        else
          「\bigwedge_{i=1, h} O(x_i, \sigma x_i, \text{form}(p_i), f r, P)」
          i = 1, h
          ここで \sigma は T と \tau の mgu で T に出現する変数
          x_1, \dots, x_h を具体化する。また p_i は x_i のプロデューサ」
          else true
    else
      「\bigwedge_{1 \leq k \leq n, 1 \leq u \leq w} (R(y_u, \sigma k y_u, \text{form}(g2), f r, P)) \vee O(x, \tau, \text{form}(qk(\dots, x)), f r, P)」
      ここで次のような節が存在し:
```

$$Hk(\dots, y) := Bk \mid \dots, qk(\dots, y), \dots (1 \leq k \leq m)$$

ある代入  $\sigma k$  について  $\sigma k g2 = \sigma k Hk$ ,  $\sigma y = x$  となり  $\sigma k$  は  $g2$  の変数  $y1, \dots, yw$  を具体化する。」

直観的には、 $O(x, \tau, \text{form}(g2), \text{form}(g r), P)$  が true であるとは、 $g2$  は  $g r$  を実行することなしに、 $x$  を  $\tau$  の形に具体化することができないことを意味する。

並列化: プロセス形式  $g1, \dots, gn$  について、 $gi$  が  $\downarrow$  のつけられた変数  $x$  をもつとき、かつ  $x$  のプロデューサ  $gi (1 \leq i \leq n)$  が存在するならば  $gi'$  を  $gi$  から  $x$  の  $\downarrow$  を取り除いて得られるゴール形式とする。もし  $x$  のプロデューサが  $g1, \dots, gn$  に現われなければ、 $gi' = gi$  とする。このとき、 $\Phi \{gi\} \Psi_i (1 \leq i \leq n)$  の部分証明図に出現するすべての縮退した推論について、次の式が成立するとき:

$$\bigwedge_{1 \leq j \leq n} R(x_j, \tau_j, \bigodot_j \{h_j\} T_j, P) = \text{true}$$

このとき

$$\frac{\bigwedge_{i=1, n} \phi_i \{g_i\} \psi_i, \dots, \bigwedge_{i=1, n} \phi_n \{g_n\} \psi_n}{\bigwedge_{i=1, n} \phi_i \{g_i\} \psi_i \wedge \bigwedge_{i=1, n} \psi_i}$$

ここで  $\bigodot_j \{h_j\} T_j$  ( $1 \leq j \leq n$  :  $n$  は縮退した推論の数) は各縮退した推論の結論である。また  $x_j$  は縮退の原因になった  $\downarrow$  のついた変数、同じく  $\tau_j$  はヘッド側に出現する縮退の原因となった項形式。

トップレベルでないプロセス形式  $p(x, \downarrow, \dots)$  について、 $\phi \{p(x, \downarrow, \dots)\} \psi$  を根として縮退した推論を含む部分証明図が存在することは、ある仮定のもとで  $x$  があるタイミングで遅れて具体化されれば、 $\phi$  を満たす入力に対する計算の結果は、 $\psi$  を満たすことを意味する。さらに、 $\phi \{p(x, \downarrow, \dots)\} \psi$  の部分証明図と  $x$  のプロデューサについての部分証明図とのあいだに、並列化の規則が適用できる条件が成立することは、プロデューサが  $x$  を具体化するタイミングと、 $\phi \{p(x, \downarrow, \dots)\} \psi$  の証明で想定した  $x$  の具体化の遅れが整合がとれていることを意味する。

$$\text{通信: } \frac{\phi \{g(\dots, x, \dots)\} \psi}{\phi \{g(\dots, x, \downarrow, \dots)\} \psi}$$

ここで結論の  $\{\}$  の内側でのすべての  $x$  の出現について、 $\downarrow$  がつけられる。

この公理系では、通常のHoare論理の公理系と同様に、プログラムの走る領域の上の定理は、全て公理とみなす。さらに次の式を公理として導入する。

公理

- 1)  $\text{false} \{g_1, \dots, g_n\} \psi$
- 2)  $\phi \{g_1, \dots, g_n\} \text{true}$

通常Hoare論理の体系では、証明図は葉が公理に対応し、根が結論に対応する木として定義される。この体系では、公理に加えて「帰納法の仮定」が証明図の葉の部分に出現することを許す。

〔定義. 6〕証明図

トップレベルのゴール節形式  $g_1, \dots, g_n$  に対して、 $\phi \{g_1, \dots, g_n\} \psi$  の証明図とは、次のように定義される木である。

- 1) 木の根は  $\phi \{g_1, \dots, g_n\} \psi$  に対応する。
- 2) すべての節点  $n$  について、次のa) または b) が成り立つ。
  - a)  $n$  は  $n$  の子供から先に示した推論規則を用いて導かれる。
  - b)  $n$  は葉であり、次のいずれかが成立する。

(i)  $n$  は公理である。

(ii)  $n$  はある先祖の節点  $n'$  と同一の式であり、 $n$  から  $n'$  に至る道の上で、少なくとも1回導出2の規則が使われ、かつ  $n$  は  $\downarrow$  のついた変数を出力変数として含まない。

$\downarrow$  のついた変数は次のようにして証明図に出現する。

- 1) 前提に出現する  $\downarrow$  のついた変数  $x$  は、結論でも  $\downarrow$  がつけられる。
- 2)  $\phi \{g\} \psi$  が導出2の結論で、すべての  $j$  ( $1 \leq j \leq s$ ) の  $g_j$  が  $x$  を具体化しないならば、結論の  $g$  に出現する  $x$  は  $\downarrow$  をつけることができる。
- 3)  $\phi \{S=T\} \psi$  が導出1の結論で  $x$  が  $S$  または  $T$  に出現する変数ならば、 $\downarrow$  をつけることができる。
- 4)  $x$  が帰納法の仮定に出現するとき、 $x$  は  $\downarrow$  をつけることができる。

プロセス形式  $g_1, \dots, g_n$  および入出力条件  $\phi, \psi$  について、 $\phi \{g_1, \dots, g_n\} \psi$  を根にもち、公理でない式  $f_1, f_2, \dots, f_k$  が葉に出現するような部分証明図が存在するとは、 $\Gamma = (f_1, f_2, \dots, f_k)$  と縮退した推論の子孫でない部分に出現する出力変数への単一化を合成した結果  $\tau$  について

$$\downarrow = \phi \{g_1, \dots, g_n\} \psi.$$

特に、 $g_1, \dots, g_n$  がトップレベルの場合、 $\phi \{g_1, \dots, g_n\} \psi$  の証明図が存在するとき、 $g_1, \dots, g_n$  は  $\phi$  と  $\psi$  について部分的に正当である。

## 6. 結び

本稿では、GHCプログラムの部分的正当性を検証する公理系について述べた。この公理系を用いて、最初にのべたBrock Ackermannの例題の二つのプログラムをそれぞれ異なる出力条件について部分的に正当なプログラムとして区別することができた。本稿では議論を簡単にするために対象とするGHCプログラムに対して様々な制限を加えた。しかしこの制限はガードがフラットなものであることを除いて本質的なものではなく、本稿で述べた方法を拡張することにより、一般的なフラットなGHCプログラムの検証が可能であると考えられる。

〔謝辞〕日頃有益な御討論をして下さるICOT吉川次長、及び第1研究室の皆様にご感謝します。

## 参考文献:

- [1] J. D. Brock, W. B. Ackermann, Scenarios: A Model of Non-determinate Computation, Lecture Notes in Computer Science, No. 107 Springer, 1981
- [2] Y. Kanoyama, Axiomatic System for Concurrent Logic Programming Languages, Master's Thesis of the University of Tokyo, 1987
- [3] M. Murakami, Proving Partial Correctness of Guarded Horn Clauses, The Logic Programming Conference '87 1987
- [4] A. Takouchi, Towards a Semantic Model of GHC, Tech. Rep. of IECE, COMP86-59, 1986